

ESP32-WROOM-DA

技术规格书 预发布 v0.7

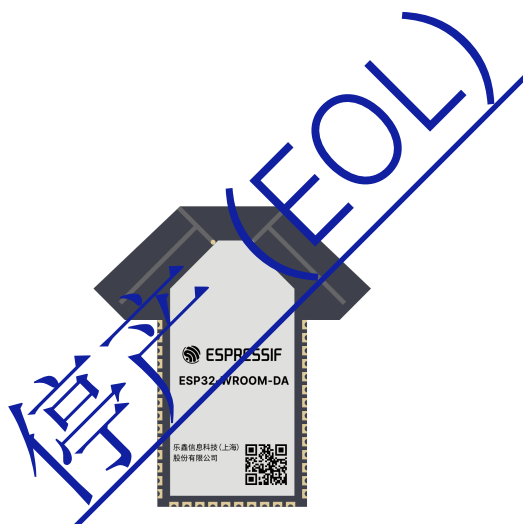
2.4 GHz Wi-Fi + 蓝牙® + 低功耗蓝牙模组

内置 ESP32 系列芯片, Xtensa® 双核 32 位 LX6 处理器

8 MB flash

24 个 GPIO, 外设丰富

板载 PCB 双天线



ESP32-WROOM-DA

1 产品概述

说明:

点击链接或扫描二维码确保您使用的是最新版本的文档:

https://www.espressif.com/sites/default/files/documentation/esp32-wroom-da_datasheet_cn.pdf



1.1 特性

CPU 和片上存储器

- 内置 ESP32-D0WD-V3 芯片, Xtensa® 双核 32 位 LX6 微处理器, 支持高达 240 MHz 的时钟频率
- 448 KB ROM
- 520 KB SRAM
- 16 KB RTC SRAM

Wi-Fi

- 802.11b/g/n
- 802.11n 数据速率高达 150 Mbps
- 支持 A-MPDU 和 A-MSDU 聚合
- 支持 0.4 μ s 保护间隔
- 工作信道中心频率范围: 2412 ~ 2484 MHz

蓝牙

- 蓝牙 V4.2 BR/EDR 和蓝牙 LE 标准
- Class-1、class-2 和 class-3 发射器
- AFH
- CVSD 和 SBC

外设

- SD 卡、UART、SPI、SDIO、I2C、LED PWM、电机 PWM、I2S、IR、脉冲计数器、GPIO、电容式触摸传感器、ADC、DAC、TWAI® (兼容 ISO 11898-1, 即 CAN 规范 2.0)

模组集成元件

- 40 MHz 晶振
- 8 MB SPI flash

天线选型

- PCB 板载双天线

工作条件

- 工作电压/供电电压: 3.0 ~ 3.6 V
- 工作环境温度: -40 ~ 85 °C

认证

- RF 认证: 见[证书](#)
- 环保认证: REACH/RoHS

测试

- 可靠性: HTOL/HTSL/uHAST/TCT/ESD

1.2 描述

ESP32-WROOM-DA 是一款 Wi-Fi + Bluetooth + Bluetooth BLE MCU 模组, 采用双向互补 PCB 天线。该模组与 ESP32-WROOM-32E 模组管脚布局相同 (但部分管脚未引出), 方便用户快速迁移至此平台。模组采用独特的双天线设计, 适用于大范围通信, Wi-Fi 环境复杂, 以及设备位置不佳导致通信受限等物联网应用场景。因此该模组是智能家居、工业控制、消费电子等室内外设备的理想选择。

ESP32-WROOM-DA 模组的订购信息如下表所示:

[停产 \(EOL\)](#)

表 1: 模组订购信息

模组	订购代码	内置芯片 ³	Flash ^{1, 2}	模组尺寸 (mm)
ESP32-WROOM-DA	ESP32-WROOM-DA-N8	ESP32-D0WD-V3	8 MB	35.6 x 34.4 x 3.5
说明: 1. Flash 大小可以定制。 2. Flash 支持: - 至少 10 万次编程/擦除周期 - 至少 20 年数据保留时间 3. 关于 ESP32 芯片的更多信息, 请参考 《ESP32 系列芯片技术规格书》 。				

ESP32-WROOM-DA 采用的芯片是 ESP32 系列的 ESP32-D0WD-V3。ESP32-D0WD-V3 芯片具有可扩展、自适应的特点。两个 CPU 核可以被单独控制。CPU 时钟频率的调节范围为 80 MHz 到 240 MHz。用户可以关闭 CPU 的电源, 利用低功耗协处理器监测外设的状态变化或某些模拟量是否超出阈值。

ESP32-D0WD-V3 还集成了丰富的外设, 包括电容式触摸传感器、SD 卡接口、以太网接口、高速 SPI、UART、I2S 和 I2C 等。

1.3 应用

- 通用低功耗 IoT 传感器 Hub
- 通用低功耗 IoT 数据记录器
- 摄像头视频流传输
- OTT 电视盒/机顶盒设备
- 语音识别
- 图像识别
- Mesh 网络
- 家庭自动化
- 智慧楼宇
- 工业自动化
- 智慧农业
- 音频设备
- 健康/医疗/看护
- Wi-Fi 玩具
- 可穿戴电子产品
- 零售 & 餐饮

目录

1	产品概述	2
1.1	特性	2
1.2	描述	2
1.3	应用	3
2	功能框图	8
3	管脚定义	9
3.1	管脚布局	9
3.2	管脚描述	9
3.3	Strapping 管脚	11
4	电气特性	13
4.1	绝对最大额定值	13
4.2	建议工作条件	13
4.3	直流电气特性 (3.3 V, 25 °C)	13
4.4	功耗特性	14
4.5	Wi-Fi 射频特性	15
4.5.1	Wi-Fi 射频标准	15
4.5.2	发射器性能规格	15
4.5.3	接收器性能规格	16
4.6	蓝牙射频特性	17
4.6.1	接收器 - 基础数据率 (BR)	17
4.6.2	发射器 - 基础数据率 (BR)	18
4.6.3	接收器 - 增强数据率 (EDR)	18
4.6.4	发射器 - 增强数据率 (EDR)	19
4.7	低功耗蓝牙射频特性	19
4.7.1	接收器	19
4.7.2	发射器	20
5	原理图	21
6	外围设计原理图	22
7	模组尺寸和 PCB 封装图形	23
7.1	模组尺寸	23
7.2	PCB 封装图形	24
8	产品处理	25
8.1	存储条件	25
8.2	静电放电 (ESD)	25
8.3	回流焊温度曲线	25
8.4	超声波振动	26

[停产 \(EOL\)](#)

相关文档和资源	27
修订历史	28

表格

1	模组订购信息	3
2	管脚定义	9
3	选择工作天线	11
4	Strapping 管脚	12
5	Strapping 管脚的建立时间和保持时间的参数说明	12
6	绝对最大额定值	13
7	建议工作条件	13
8	直流电气特性 (3.3 V, 25 °C)	13
9	射频功耗	14
10	不同工作模式下的功耗	15
11	Wi-Fi 射频标准	15
12	发射器功率规格	16
13	接收灵敏度	16
14	最大接收电平	17
15	邻道抑制	17
16	接收器特性 - 基础数据率 (BR)	17
17	发射器特性 - 基础数据率 (BR)	18
18	接收器特性 - 增强数据率 (EDR)	18
19	发射器特性 - 增强数据率 (EDR)	19
20	低功耗蓝牙接收器特性	20
21	低功耗蓝牙发射器特性	20

插图

1	ESP32-WROOM-DA 模组功能框图	8
2	ESP32-WROOM-DA 管脚布局（顶视图）	9
3	Strapping 管脚的建立时间和保持时间	12
4	ESP32-WROOM-DA 原理图	21
5	ESP32-WROOM-DA 外围设计原理图	22
6	ESP32-WROOM-DA 模组尺寸	23
7	PCB 封装图形	24
8	回流焊温度曲线	25

2 功能框图

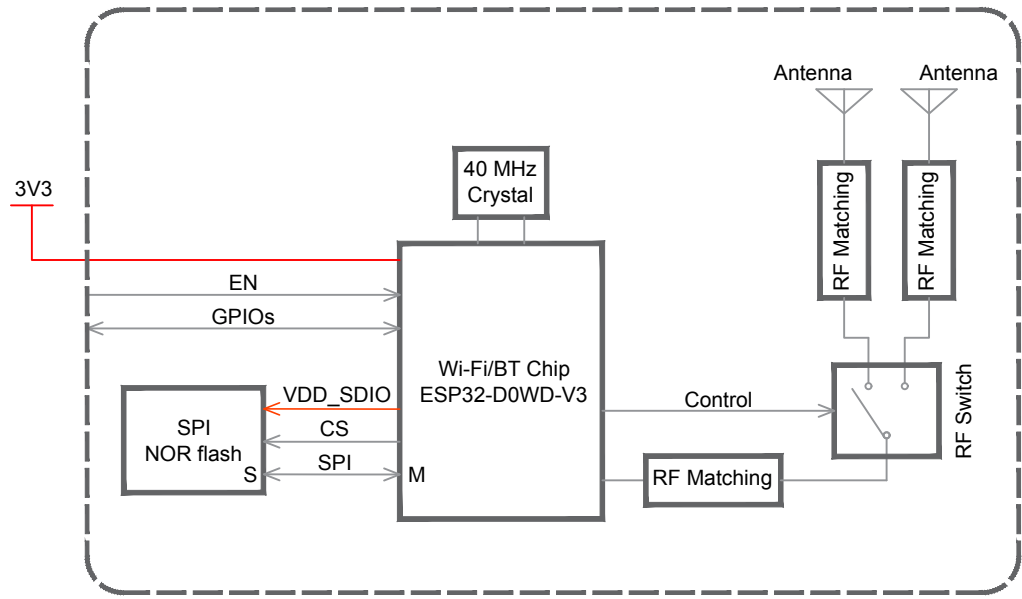


图 1: ESP32-WROOM-DA 模组功能框图

3 管脚定义

3.1 管脚布局

管脚布局图显示了模组上管脚的大致位置。具体布局请参考章节 [7.1 模组尺寸](#)。

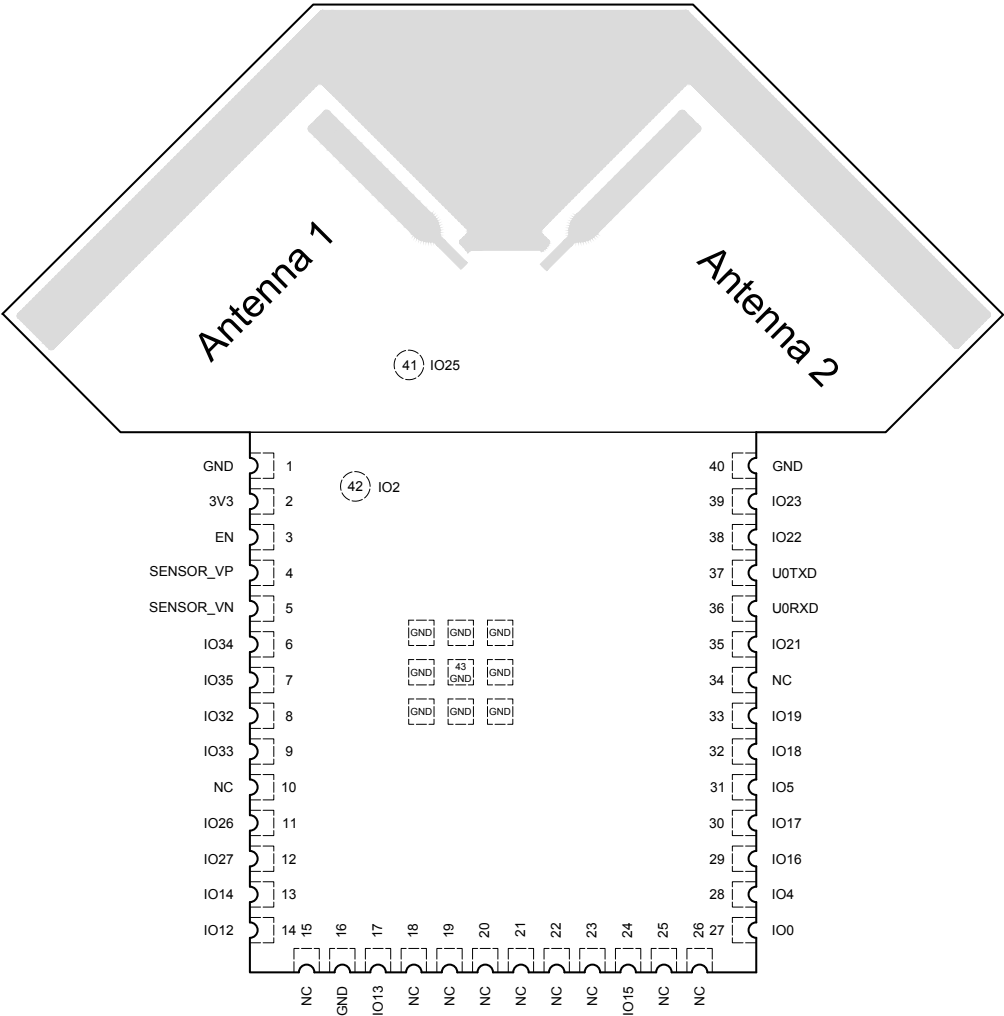


图 2: ESP32-WROOM-DA 管脚布局（顶视图）

3.2 管脚描述

ESP32-WROOM-DA 共有 41 个管脚和两个测试点。具体描述见下表。

表 2: 管脚定义

名称	编号	类型	功能 ¹
GND	1	P	接地
3V3	2	P	供电

见下页

表 2 - 接上页

名称	编号	类型	功能 ¹
EN	3	I	高电平：芯片使能； 低电平：芯片关闭； 注意：不能让 EN 管脚浮空。
SENSOR_VP	4	I	GPIO36, ADC1_CH0, RTC_GPIO0
SENSOR_VN	5	I	GPIO39, ADC1_CH3, RTC_GPIO3
IO34	6	I	GPIO34, ADC1_CH6, RTC_GPIO4
IO35	7	I	GPIO35, ADC1_CH7, RTC_GPIO5
IO32	8	I/O	GPIO32, XTAL_32K_P (32.768 kHz 晶振输入), ADC1_CH4, TOUCH9, RTC_GPIO9
IO33	9	I/O	GPIO33, XTAL_32K_N (32.768 kHz 晶振输出), ADC1_CH5, TOUCH8, RTC_GPIO8
NC	10	—	—
IO26	11	I/O	GPIO26, DAC_2, ADC2_CH9, RTC_GPIO7, EMAC_RXD1
IO27	12	I/O	GPIO27, ADC2_CH7, TOUCH7, RTC_GPIO17, EMAC_RX_DV
IO14	13	I/O	GPIO14, ADC2_CH6, TOUCH6, RTC_GPIO16, MTMS, HSPICLK, HS2_CLK, SD_CLK, EMAC_TXD2
IO12	14	I/O	GPIO12, ADC2_CH5, TOUCH5, RTC_GPIO15, MTDI, HSPIQ, HS2_DATA2, SD_DATA2, EMAC_TXD3
NC	15	—	—
GND	16	P	接地
IO13	17	I/O	GPIO13, ADC2_CH4, TOUCH4, RTC_GPIO14, MTCK, HSPID, HS2_DATA3, SD_DATA3, EMAC_RX_ER
NC	18	—	—
NC	19	—	—
NC	20	—	—
NC	21	—	—
NC	22	—	—
NC	23	—	—
IO15	24	I/O	GPIO15, ADC2_CH3, TOUCH3, MTDO, HSPICSO, RTC_GPIO13, HS2_CMD, SD_CMD, EMAC_RXD3
NC	25	—	—
NC	26	—	—
IO0	27	I/O	GPIO0, ADC2_CH1, TOUCH1, RTC_GPIO11, CLK_OUT1, EMAC_TX_CLK
IO4	28	I/O	GPIO4, ADC2_CH0, TOUCH0, RTC_GPIO10, HSPIHD, HS2_DATA1, SD_DATA1, EMAC_TX_ER
IO16	29	I/O	GPIO16, HS1_DATA4, U2RXD, EMAC_CLK_OUT
IO17	30	I/O	GPIO17, HS1_DATA5, U2TXD, EMAC_CLK_OUT_180
IO5	31	I/O	GPIO5, VSPICSO, HS1_DATA6, EMAC_RX_CLK
IO18	32	I/O	GPIO18, VSPICLK, HS1_DATA7
IO19	33	I/O	GPIO19, VSPIQ, UOCTS, EMAC_TXD0
NC	34	—	—
IO21	35	I/O	GPIO21, VSPIHD, EMAC_TX_EN

见下页

[停产 \(EOL\)](#)

表 2 - 接上页

名称	编号	类型	功能 ¹
UORXD	36	I/O	GPIO3, UORXD, CLK_OUT2
UOTXD	37	I/O	GPIO1, UOTXD, CLK_OUT3, EMAC_RXD2
IO22	38	I/O	GPIO22, VSPIWP, UORTS, EMAC_TXD1
IO23	39	I/O	GPIO23, VSPID, HS1_STROBE
GND	40	P	接地
NC ²	41	—	—
NC ²	42	—	—
GND	43	P	接地

¹ 外设管脚分配请参考《ESP32 系列芯片技术规格书》。

² ESP32-D0WD-V3 芯片上的 GPIO2 和 GPIO25 是预留的两个测试点，未引出至模组，用于 RF Switch 控制（见图 4 ESP32-WROOM-DA 原理图）。用户可通过配置 GPIO2 和 GPIO25 选择工作天线：

表 3: 选择工作天线

工作天线	GPIO2	GPIO25
天线 1	High	Low
天线 2（默认）	Low	High

3.3 Strapping 管脚

说明：

以下内容摘自《ESP32 系列芯片技术规格书》的 Strapping 管脚章节。芯片的 Strapping 管脚与模组管脚的对应关系，可参考章节 5 原理图。

ESP32 共有 5 个 Strapping 管脚。

- MTDI
- GPIO0
- GPIO2
- MTD0
- GPIO5

软件可以读取寄存器“GPIO_STRAPPING”中这 5 个管脚 strapping 的值。

在芯片的系统复位（上电复位、RTC 看门狗复位、欠压复位）放开的过程中，Strapping 管脚对电平采样并存储到锁存器中，锁存为“0”或“1”，并一直保持到芯片掉电或关闭。

每一个 Strapping 管脚都会连接内部上拉/下拉。如果一个 Strapping 管脚没有外部连接或者连接的外部线路处于高阻抗状态，内部弱上拉/下拉将决定 Strapping 管脚输入电平的默认值。

为改变 Strapping 的值，用户可以应用外部下拉/上拉电阻，或者应用主机 MCU 的 GPIO 控制 ESP32 上电复位放开时的 Strapping 管脚电平。

复位放开后，Strapping 管脚和普通管脚功能相同。

配置 Strapping 管脚的详细启动模式请参阅表 4。

停产 (EOL)

表 4: Strapping 管脚

内置 LDO (VDD_SDIO) 电压					
管脚	默认	3.3 V		1.8 V	
MTDI	下拉	0		1	
系统启动模式					
管脚	默认	SPI 启动模式		下载启动模式	
GPI00	上拉	1		0	
GPI02	下拉	无关项		0	
系统启动过程中，控制 UOTXD 打印					
管脚	默认	UOTXD 正常打印		UOTXD 上电不打印	
MTDO	上拉	1		0	
SDIO 从机信号输入输出时序					
管脚	默认	下降沿采样	下降沿采样	上升沿采样	上升沿采样
		下降沿输出	上升沿输出	下降沿输出	上升沿输出
MTDO	上拉	0	0	1	1
GPI05	上拉	0	1	0	1

* 固件可以通过配置一些寄存器比特位, 在启动后改变 “内置 LDO (VDD_SDIO) 电压” 和 “SDIO 从机信号输入输出时序” 的设定。

* 由于模组内置了 3.3 V SPI flash, 所以上电时不能将 MTDI 置 1。

图 3 显示了 CHIP_PU 上电前和上电后 Strapping 管脚的建立时间和保持时间。各参数说明如表 5 所示。

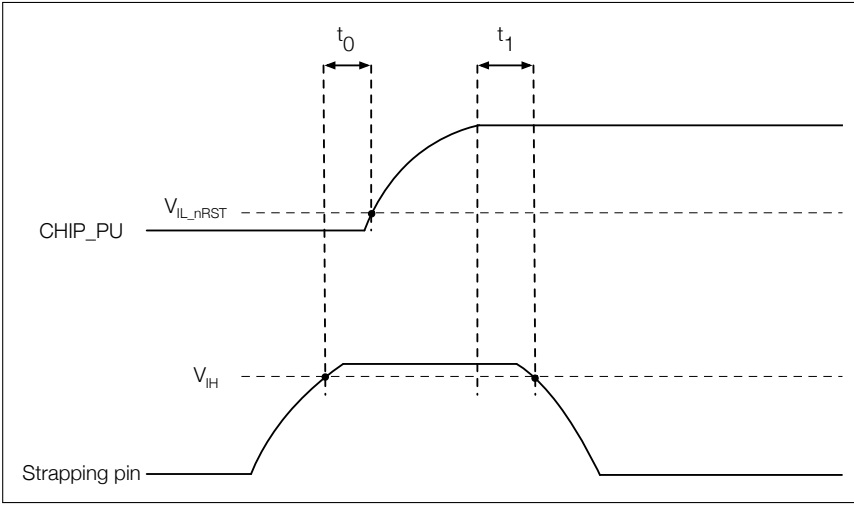


图 3: Strapping 管脚的建立时间和保持时间

表 5: Strapping 管脚的建立时间和保持时间的参数说明

参数	说明	最小值	单位
t ₀	CHIP_PU 上电前的建立时间	0	ms
t ₁	CHIP_PU 上电后的保持时间	1	ms

4 电气特性

4.1 绝对最大额定值

超出绝对最大额定值表可能导致器件永久性损坏。这只是强调的额定值，不涉及器件在这些或其它条件下超出本技术规格指标的功能性操作。建议工作条件请参考表 7。

表 6: 绝对最大额定值

符号	参数	最小值	最大值	单位
VDD33	供电电压	-0.3	3.6	V
T _{STORE}	存储温度	-40	105	°C

* 关于电源域请参考 [《ESP32 系列芯片技术规格书》](#) 附录中表 IO MUX。

4.2 建议工作条件

表 7: 建议工作条件

符号	参数	最小值	典型值	最大值	单位
VDD33	供电电压	3.0	3.3	3.6	V
I _{VDD}	外部电源的供电电流	0.5	—	—	A
T	工作环境温度	-40	—	85	°C

4.3 直流电气特性 (3.3 V, 25 °C)

表 8: 直流电气特性 (3.3 V, 25 °C)

符号	参数		最小值	典型值	最大值	单位
C _{IN}	管脚电容		—	2	—	pF
V _{IH}	高电平输入电压		0.75 × VDD ¹	—	VDD ¹ + 0.3	V
V _{IL}	低电平输入电压		-0.3	—	0.25 × VDD ¹	V
I _{IH}	高电平输入电流		—	—	50	nA
I _{IL}	低电平输入电流		—	—	50	nA
V _{OH}	高电平输出电压		0.8 × VDD ¹	—	—	V
V _{OL}	低电平输出电压		—	—	0.1 × VDD ¹	V
I _{OH}	高电平拉电流 (VDD ¹ = 3.3 V, V _{OH} ≥ 2.64 V, 管脚输出强度设为 最大值)	VDD3P3_CPU 电 源域 ^{1, 2}	—	40	—	mA
		VDD3P3_RTC 电 源域 ^{1, 2}	—	40	—	mA
		VDD_SDIO 电 源域 ^{1, 3}	—	20	—	mA

见下页

表 8 - 接上页

符号	参数	最小值	典型值	最大值	单位
I_{OL}	低电平灌电流 ($V_{DD}^1 = 3.3\text{ V}$, $V_{OL} = 0.495\text{ V}$, 管脚输出强度设为最大值)	—	28	—	mA
R_{PU}	上拉电阻	—	45	—	k Ω
R_{PD}	下拉电阻	—	45	—	k Ω
V_{IL_nRST}	CHIP_PU 关闭芯片的低电平输入电压	—	—	0.6	V

¹ VDD 是 I/O 的供电电源。关于电源域请参考 [《ESP32 系列芯片技术规格书》](#) 附录中表 IO MUX。

² VDD3P3_CPU 和 VDD3P3_RTC 电源域管脚的单个管脚的拉电流随管脚数量增加而减小，从约 40 mA 减小到约 29 mA。

³ VDD_SDIO 电源域的管脚不包括连接 flash 和/或 PSRAM 的管脚。

4.4 功耗特性

ESP32 采用了先进的电源管理技术，可以在不同的功耗模式之间切换。

关于 ESP32 在不同的功耗模式下的电流消耗，详见 [《ESP32 系列芯片技术规格书》](#) 中章节“RTC 和低功耗管理”。

表 9: 射频功耗

工作模式	描述	峰值 (mA)
Active (射频工作)	TX	802.11b, 20 MHz, 1 Mbps, @19.5 dBm
		802.11g, 20 MHz, 54 Mbps, @15 dBm
		802.11n, 20 MHz, MCS7, @13 dBm
		802.11n, 40 MHz, MCS7, @13 dBm
	RX	802.11b/g/n, 20 MHz
		802.11n, 40 MHz

* 功耗数据是基于 3.3 V 电源、25 °C 环境温度，在 RF 接口处完成的测试结果。所有发射数据均基于 100% 的占空比测得。

* 测量 RX 功耗数据时，外设处于关闭状态，CPU 处于 idle 状态。

表 10: 不同工作模式下的功耗

工作模式	描述		功耗典型值
Modem-sleep ^{1, 2}	CPU 处于工作状态 ³	240 MHz	30 ~ 68 mA
		160 MHz	27 ~ 44 mA
		正常速度: 80 MHz	20 ~ 31 mA
Light-sleep	—		0.8 mA
Deep-sleep	ULP 协处理器处于工作状态 ⁴		150 μ A
	超低功耗传感器监测模式 ⁵		100 μ A @1% duty
	RTC 定时器 + RTC 存储器		10 μ A
	仅有 RTC 定时器处于工作状态		5 μ A
关闭	CHIP_PU 脚拉低, 芯片处于关闭状态		1 μ A

¹ 测量 Modem-sleep 功耗数据时, CPU 处于工作状态, cache 处于 idle 状态。

² 在 Wi-Fi 开启的场景中, 芯片会在 Active 和 Modem-sleep 模式之间切换, 功耗也会在两种模式间变化。

³ Modem-sleep 模式下, CPU 频率自动变化, 频率取决于 CPU 负载和使用的外设。

⁴ Deep-sleep 模式下, 仅 ULP 协处理器处于工作状态时, 可以操作 GPIO 及低功耗 I2C。

⁵ 当系统处于超低功耗传感器监测模式时, ULP 协处理器或传感器周期性工作。ADC 以 1% 占空比工作, 系统功耗典型值为 100 μ A。

4.5 Wi-Fi 射频特性

4.5.1 Wi-Fi 射频标准

表 11: Wi-Fi 射频标准

名称		描述
工作信道中心频率范围*		2412 ~ 2484 MHz
Wi-Fi 协议		IEEE 802.11b/g/n
数据速率	20 MHz	11b: 1, 2, 5.5, 11 Mbps 11g: 6, 9, 12, 18, 24, 36, 48, 54 Mbps 11n: MCS0-7, 72.2 Mbps (Max)
	40 MHz	11n: MCS0-7, 150 Mbps (Max)
天线类型		PCB 天线

* 工作信道中心频率范围应符合国家或地区的规范标准。软件可以配置工作信道中心频率范围。

4.5.2 发射器性能规格

根据产品或认证的要求, 您可以配置发射器目标功率。默认功率详见表 12。

表 12: 发射器功率规格

速率	典型值 (dBm)
11b, 1 Mbps	19.5
11b, 11 Mbps	19.5
11g, 6 Mbps	18
11g, 54 Mbps	14
11n, HT20, MCS0	18
11n, HT20, MCS7	13
11n, HT40, MCS0	18
11n, HT40, MCS7	13

4.5.3 接收器性能规格

表 13: 接收灵敏度

速率	典型值 (dBm)
1 Mbps	-97
2 Mbps	-94
5.5 Mbps	-92
11 Mbps	-88
6 Mbps	-93
9 Mbps	-91
12 Mbps	-89
18 Mbps	-87
24 Mbps	-84
36 Mbps	-80
48 Mbps	-77
54 Mbps	-75
11n, HT20, MCS0	-92
11n, HT20, MCS1	-88
11n, HT20, MCS2	-86
11n, HT20, MCS3	-83
11n, HT20, MCS4	-80
11n, HT20, MCS5	-76
11n, HT20, MCS6	-74
11n, HT20, MCS7	-72
11n, HT40, MCS0	-89
11n, HT40, MCS1	-85
11n, HT40, MCS2	-83
11n, HT40, MCS3	-80
11n, HT40, MCS4	-76
11n, HT40, MCS5	-72
11n, HT40, MCS6	-71

见下页

表 13 – 接上页

速率	典型值 (dBm)
11n, HT40, MCS7	-69

表 14: 最大接收电平

速率	典型值 (dBm)
11b, 1 Mbps	5
11b, 11 Mbps	5
11g, 6 Mbps	0
11g, 54 Mbps	-8
11n, HT20, MCS0	0
11n, HT20, MCS7	-8
11n, HT40, MCS0	0
11n, HT40, MCS7	-8

表 15: 邻道抑制

速率	典型值 (dB)
11b, 11 Mbps	35
11g, 6 Mbps	27
11g, 54 Mbps	13
11n, HT20, MCS0	27
11n, HT20, MCS7	12
11n, HT40, MCS0	16
11n, HT40, MCS7	7

4.6 蓝牙射频特性

4.6.1 接收器 - 基础数据率 (BR)

表 16: 接收器特性 - 基础数据率 (BR)

参数	条件	最小值	典型值	最大值	单位
灵敏度 @0.1% BER	—	-90	-89	-88	dBm
最大接收信号 @0.1% BER	—	0	—	—	dBm
共信道抑制比 C/I	—	—	+7	—	dB
邻道选择性抑制比 C/I	F = FO + 1 MHz	—	—	-6	dB
	F = FO - 1 MHz	—	—	-6	dB
	F = FO + 2 MHz	—	—	-25	dB
	F = FO - 2 MHz	—	—	-33	dB
	F = FO + 3 MHz	—	—	-25	dB
	F = FO - 3 MHz	—	—	-45	dB

见下页

表 16 – 接上页

参数	条件	最小值	典型值	最大值	单位
带外阻塞	30 MHz ~ 2000 MHz	-10	—	—	dBm
	2000 MHz ~ 2400 MHz	-27	—	—	dBm
	2500 MHz ~ 3000 MHz	-27	—	—	dBm
	3000 MHz ~ 12.5 GHz	-10	—	—	dBm
互调	—	-36	—	—	dBm

4.6.2 发射器 - 基础数据率 (BR)

表 17: 发射器特性 - 基础数据率 (BR)

参数	条件	最小值	典型值	最大值	单位
射频发射功率*	—	—	0	—	dBm
增益控制步长	—	—	3	—	dB
射频功率控制范围	—	-12	—	+9	dBm
20 dB 带宽	—	—	0.9	—	MHz
邻道发射功率	$F = F_0 \pm 2 \text{ MHz}$	—	-55	—	dBm
	$F = F_0 \pm 3 \text{ MHz}$	—	-55	—	dBm
	$F = F_0 \pm > 3 \text{ MHz}$	—	-59	—	dBm
$\Delta f_{1\text{avg}}$	—	—	—	155	kHz
$\Delta f_{2\text{max}}$	—	127	—	—	kHz
$\Delta f_{2\text{avg}} / \Delta f_{1\text{avg}}$	—	—	0.92	—	—
ICFT	—	—	-7	—	kHz
漂移速率	—	—	0.7	—	kHz/50 μs
偏移 (DH1)	—	—	6	—	kHz
偏移 (DH5)	—	—	6	—	kHz

* 从 0 到 7，共有 8 个功率级别，发射功率范围从 -12 dBm 到 9 dBm。功率电平每增加 1 时，发射功率增加 3 dB。默认情况下使用功率级别 4，相应的发射功率为 0 dBm。

4.6.3 接收器 - 增强数据率 (EDR)

表 18: 接收器特性 - 增强数据率 (EDR)

参数	条件	最小值	典型值	最大值	单位
$\pi/4$ DQPSK					
灵敏度 @0.01% BER	—	-90	-89	-88	dBm
最大接收信号 @0.01% BER	—	—	0	—	dBm
共信道抑制比 C/I	—	—	11	—	dB
邻道选择性抑制比 C/I	$F = F_0 + 1 \text{ MHz}$	—	-7	—	dB
	$F = F_0 - 1 \text{ MHz}$	—	-7	—	dB
	$F = F_0 + 2 \text{ MHz}$	—	-25	—	dB

见下页

[停产 \(EOL\)](#)

表 18 – 接上页

参数	条件	最小值	典型值	最大值	单位
	F = FO -2 MHz	—	-35	—	dB
	F = FO + 3 MHz	—	-25	—	dB
	F = FO -3 MHz	—	-45	—	dB
8DPSK					
灵敏度 @0.01% BER	—	-84	-83	-82	dBm
最大接收信号 @0.01% BER	—	—	-5	—	dBm
共信道抑制比 C/I	—	—	18	—	dB
邻道抑制比 C/I	F = FO + 1 MHz	—	2	—	dB
	F = FO -1 MHz	—	2	—	dB
	F = FO + 2 MHz	—	-25	—	dB
	F = FO -2 MHz	—	-25	—	dB
	F = FO + 3 MHz	—	-25	—	dB
	F = FO -3 MHz	—	-38	—	dB

4.6.4 发射器 - 增强数据率 (EDR)

表 19: 发射器特性 - 增强数据率 (EDR)

参数	条件	最小值	典型值	最大值	单位
射频发射功率 (见表 17 下方说明)	—	—	0	—	dBm
增益控制步长	—	—	3	—	dB
射频功率控制范围	—	-12	—	+9	dBm
$\pi/4$ DQPSK max wO	—	—	-0.72	—	kHz
$\pi/4$ DQPSK max wi	—	—	-6	—	kHz
$\pi/4$ DQPSK max wi + wO	—	—	-7.42	—	kHz
8DPSK max wO	—	—	0.7	—	kHz
8DPSK max wi	—	—	-9.6	—	kHz
8DPSK max wi + wO	—	—	-10	—	kHz
$\pi/4$ DQPSK 调制精度	RMS DEVM	—	4.28	—	%
	99% DEVM	—	100	—	%
	Peak DEVM	—	13.3	—	%
8 DPSK 调制精度	RMS DEVM	—	5.8	—	%
	99% DEVM	—	100	—	%
	Peak DEVM	—	14	—	%
带内杂散发射	F = FO $\pm$ 1 MHz	—	-46	—	dBm
	F = FO $\pm$ 2 MHz	—	-44	—	dBm
	F = FO $\pm$ 3 MHz	—	-49	—	dBm
	F = FO +/-> 3 MHz	—	—	-53	dBm
EDR 差分相位编码	—	—	100	—	%

4.7 低功耗蓝牙射频特性

4.7.1 接收器

停产 (EOL)

表 20: 低功耗蓝牙接收器特性

参数	条件	最小值	典型值	最大值	单位
灵敏度 @30.8% PER	—	-94	-93	-92	dBm
最大接收信号 @30.8% PER	—	0	—	—	dBm
共信道抑制比 C/I	—	—	+10	—	dB
邻道抑制比 C/I	F = FO + 1 MHz	—	-5	—	dB
	F = FO - 1 MHz	—	-5	—	dB
	F = FO + 2 MHz	—	-25	—	dB
	F = FO - 2 MHz	—	-35	—	dB
	F = FO + 3 MHz	—	-25	—	dB
	F = FO - 3 MHz	—	-45	—	dB
带外阻塞	30 MHz ~ 2000 MHz	-10	—	—	dBm
	2000 MHz ~ 2400 MHz	-27	—	—	dBm
	2500 MHz ~ 3000 MHz	-27	—	—	dBm
	3000 MHz ~ 12.5 GHz	-10	—	—	dBm
互调	—	-36	—	—	dBm

4.7.2 发射器

表 21: 低功耗蓝牙发射器特性

参数	条件	最小值	典型值	最大值	单位
射频发射功率 (见表 17 下方说明)	—	—	0	—	dBm
增益控制步长	—	—	3	—	dB
射频功率控制范围	—	-12	—	+9	dBm
邻道发射功率	F = FO ± 2 MHz	—	-55	—	dBm
	F = FO ± 3 MHz	—	-57	—	dBm
	F = FO ± > 3 MHz	—	-59	—	dBm
$\Delta f_{1\text{avg}}$	—	—	—	265	kHz
$\Delta f_{2\text{max}}$	—	210	—	—	kHz
$\Delta f_{2\text{avg}}/\Delta f_{1\text{avg}}$	—	—	+0.92	—	—
ICFT	—	—	-10	—	kHz
漂移速率	—	—	0.7	—	kHz/50 μ s
偏移	—	—	2	—	kHz

5 原理图

模组内部元件的电路图。

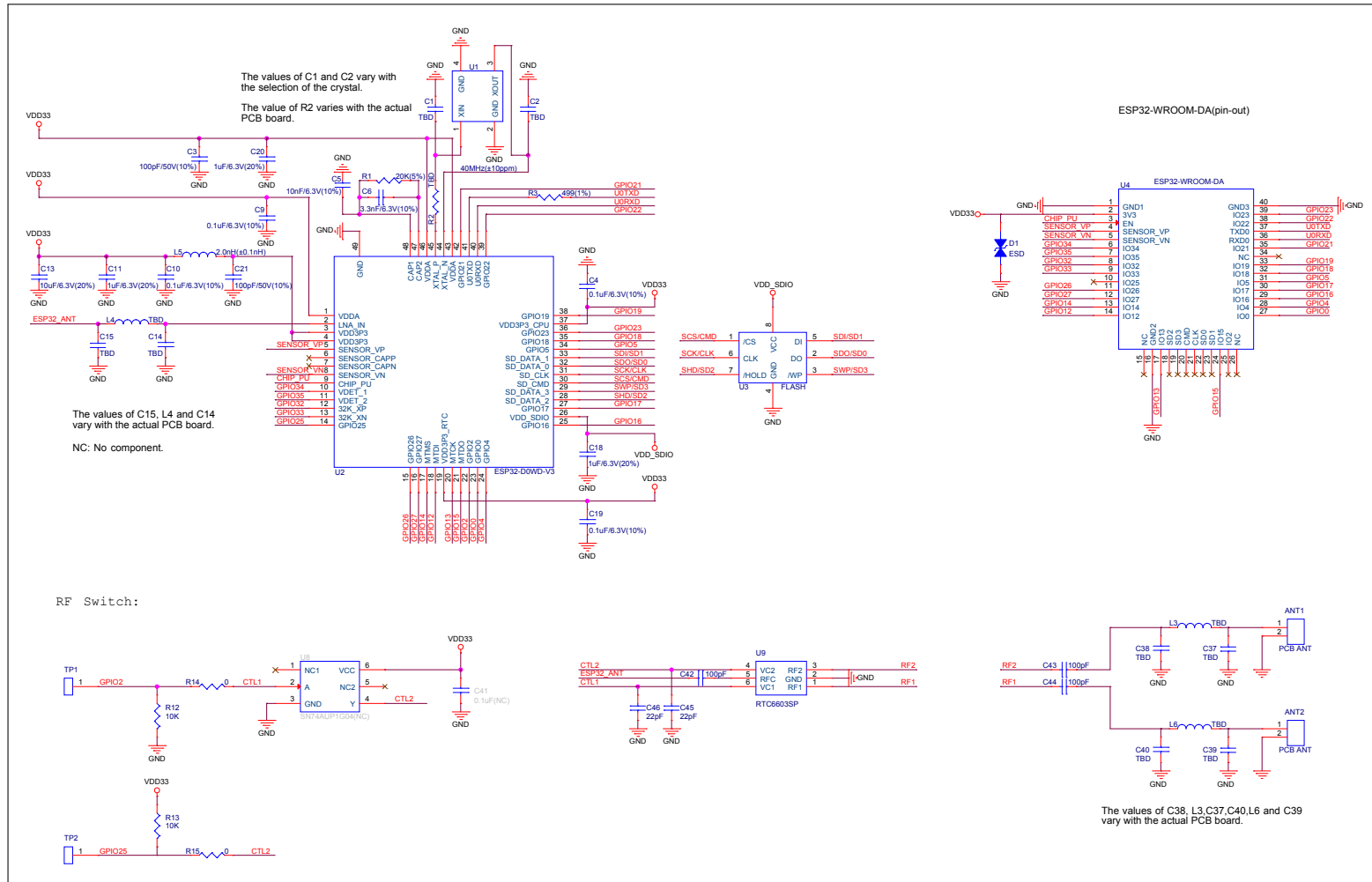


图 4: ESP32-WROOM-DA 原理图

7 模组尺寸和 PCB 封装图形

7.1 模组尺寸

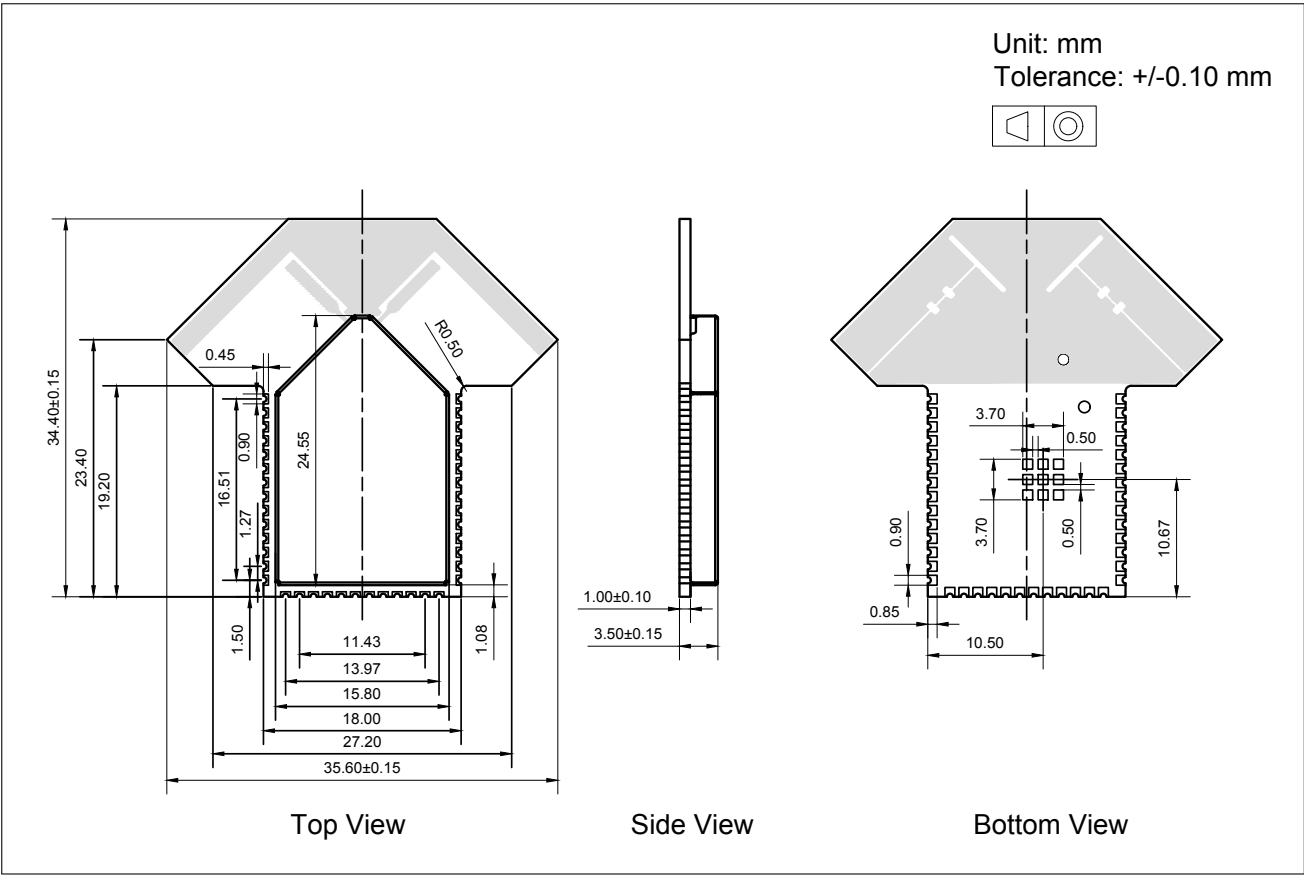


图 6: ESP32-WROOM-DA 模组尺寸

说明:
有关卷带、载盘和产品标签的信息，请参阅 [《乐鑫模组包装信息》](#)。

7.2 PCB 封装图形

本章节提供以下资源供您参考：

- 推荐 PCB 封装图，标有 PCB 设计所需的全部尺寸。详见图 7 PCB 封装图形。
- 推荐 PCB 封装图的源文件，用于测量图 7 中未标注的尺寸。您可用 [Autodesk Viewer](#) 查看 [ESP32-WROOM-DA](#) 的封装图源文件。

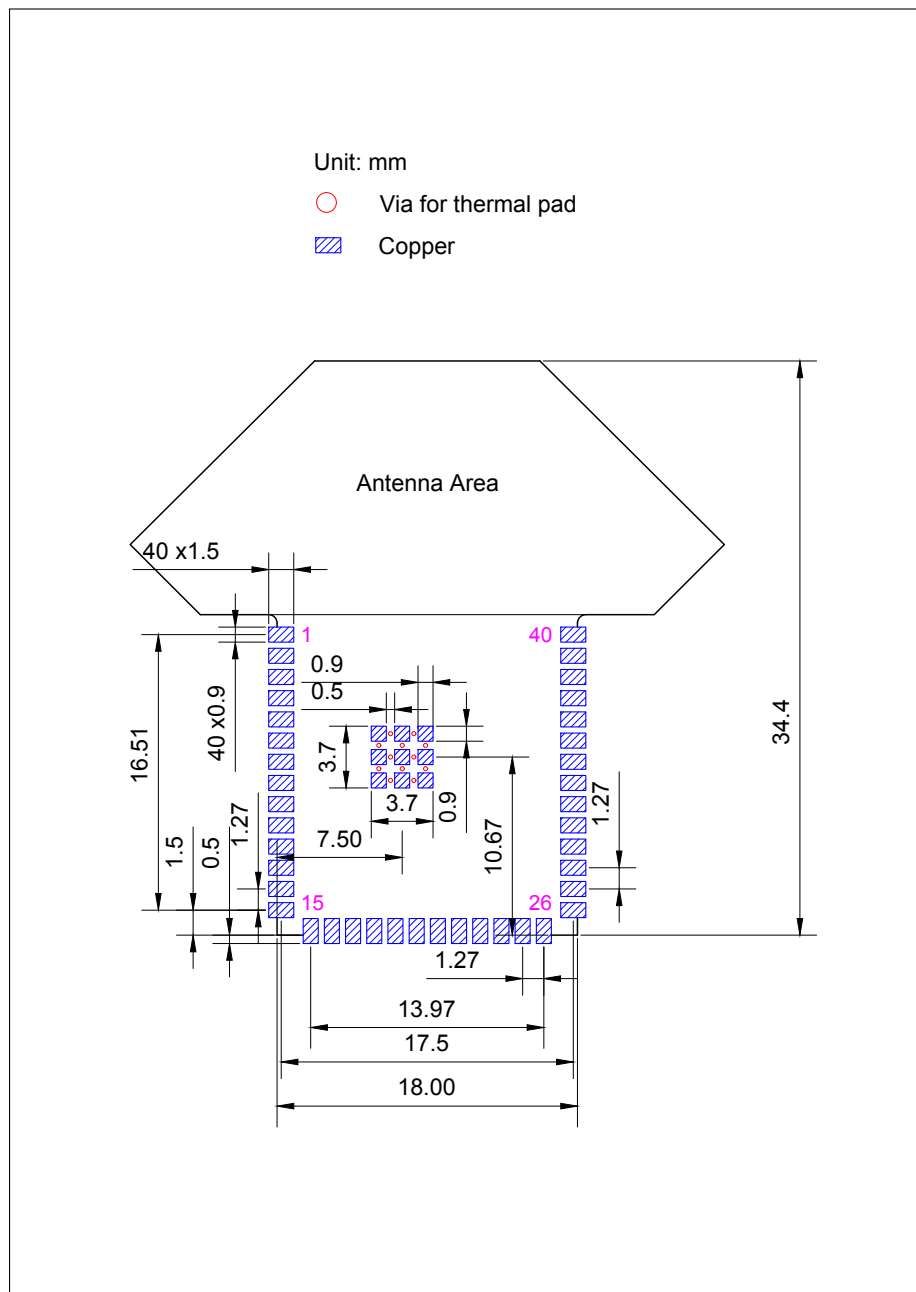


图 7: PCB 封装图形

8 产品处理

8.1 存储条件

密封在防潮袋 (MBB) 中的产品应储存在 $< 40\text{ }^{\circ}\text{C}/90\%\text{RH}$ 的非冷凝大气环境中。

模组的潮湿敏感度等级 MSL 为 3 级。

真空袋拆封后，在 $25\pm 5\text{ }^{\circ}\text{C}$ 、 $60\%\text{RH}$ 下，必须在 168 小时内使用完毕，否则就需要烘烤后才能二次上线。

8.2 静电放电 (ESD)

- 人体放电模式 (HBM): $\pm 2000\text{ V}$
- 充电器件模式 (CDM): $\pm 500\text{ V}$

8.3 回流焊温度曲线

建议模组只过一次回流焊。

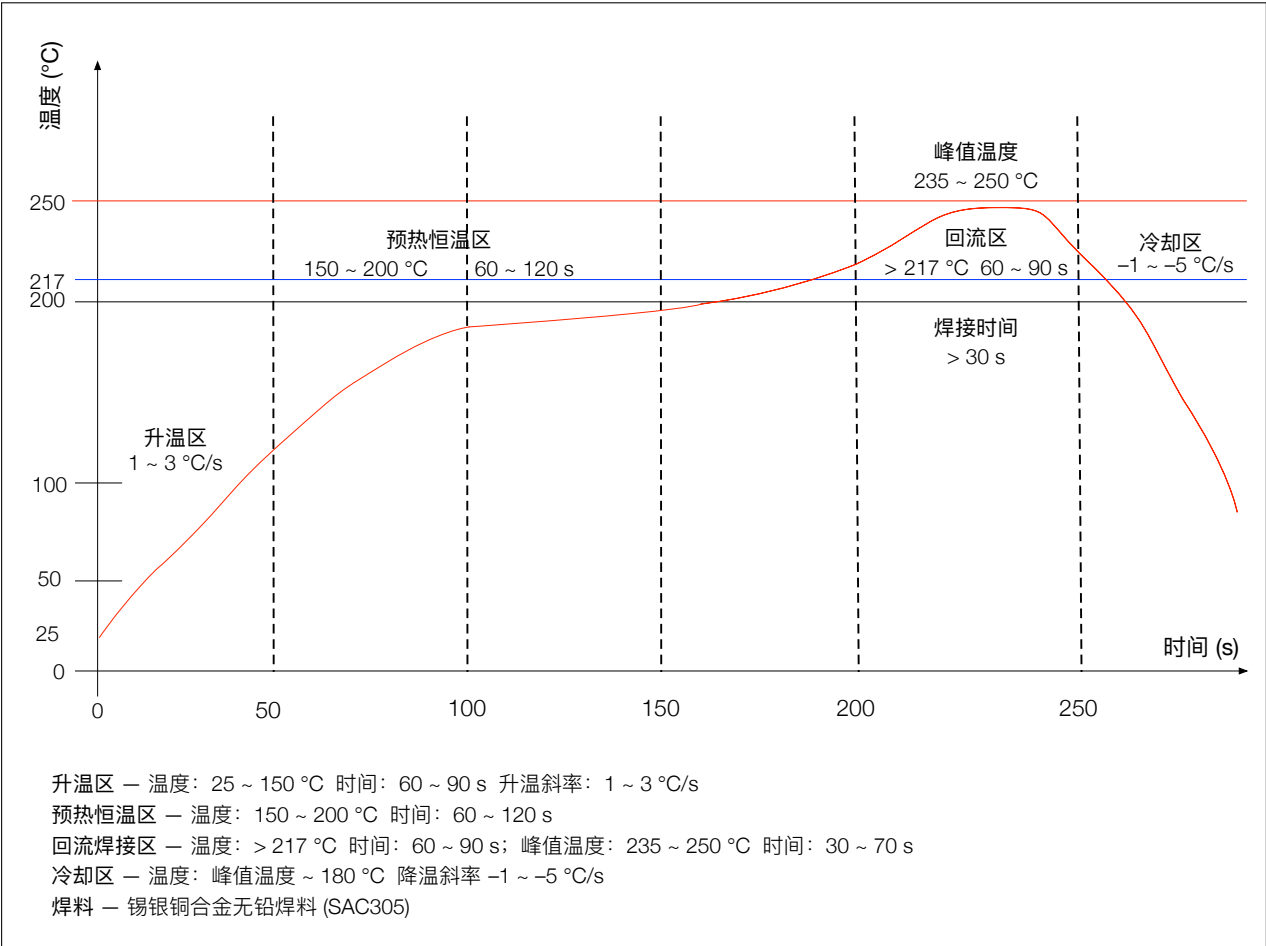


图 8: 回流焊温度曲线

8.4 超声波振动

请避免将乐鑫模组暴露于超声波焊接机或超声波清洗机等超声波设备的振动中。超声波设备的振动可能与模组内部的晶振产生共振，导致晶振故障甚至失灵，**进而致使模组无法工作或性能退化**。

相关文档和资源

相关文档

- [《ESP32 技术规格书》](#) – 提供 ESP32 芯片的硬件技术规格。
- [《ESP32 技术参考手册》](#) – 提供 ESP32 芯片的存储器和外设的详细使用说明。
- [《ESP32 硬件设计指南》](#) – 提供基于 ESP32 芯片的产品设计规范。
- [《ESP32 勘误表及解决办法》](#) – 提供关于 ESP32 芯片的设计问题的说明和解决方案。
- [《ESP32 系列芯片勘误表》](#) – 描述 ESP32 系列芯片的已知错误。
- 证书
<https://espressif.com/zh-hans/support/documents/certificates>
- ESP32 产品/工艺变更通知 (PCN)
<https://espressif.com/zh-hans/support/documents/pcns>
- ESP32 公告 – 提供有关安全、bug、兼容性、器件可靠性的信息
<https://espressif.com/zh-hans/support/documents/advisories>
- 文档更新和订阅通知
<https://espressif.com/zh-hans/support/download/documents>

开发者社区

- [《ESP32 ESP-IDF 编程指南》](#) – ESP-IDF 开发框架的文档中心。
- ESP-IDF 及 GitHub 上的其它开发框架
<https://github.com/espressif>
- ESP32 论坛 – 工程师对工程师 (E2E) 的社区，您可以在这里提出问题、解决问题、分享知识、探索观点。
<https://esp32.com/>
- *The ESP Journal* – 分享乐鑫工程师的最佳实践、技术文章和工作随笔。
<https://blog.espressif.com/>
- SDK 和演示、App、工具、AT 等下载资源
<https://espressif.com/zh-hans/support/download/sdks-demos>

产品

- ESP32 系列芯片 – ESP32 全系列芯片。
<https://espressif.com/zh-hans/products/socs?id=ESP32>
- ESP32 系列模组 – ESP32 全系列模组。
<https://espressif.com/zh-hans/products/modules?id=ESP32>
- ESP32 系列开发板 – ESP32 全系列开发板。
<https://espressif.com/zh-hans/products/devkits?id=ESP32>
- ESP Product Selector (乐鑫产品选型工具) – 通过筛选性能参数、进行产品对比快速定位您所需要的产品。
<https://products.espressif.com/#/product-selector?language=zh>

联系我们

- 商务问题、技术支持、电路原理图 & PCB 设计审阅、购买样品 (线上商店)、成为供应商、意见与建议
<https://espressif.com/zh-hans/contact-us/sales-questions>

修订历史

日期	版本	发布说明
2024-09-12	v0.7	- 增加停产 (EOL) 的标识 - 在表 1 模组订购信息 下方新增一条说明 - 更新章节 6 外围设计原理图 的注释 1
2023-01-17	v0.6	重要更新： - 根据 PCN20221202 删除霍尔传感器相关内容 - 新增章节 8.4: 超声波振动 其他更新： - 在章节 3.3: Strapping 管脚 中增加 Strapping 管脚的时序说明 - 在章节 7.2: PCB 封装图形 中增加 PCB 封装图形源文件
2021-08-19	v0.5	预发布



免责声明和版权公告

本文档中的信息，包括供参考的 URL 地址，如有变更，恕不另行通知。

本文档可能引用了第三方的信息，所有引用的信息均为“按现状”提供，乐鑫不对信息的准确性、真实性做任何保证。

乐鑫不对本文档的内容做任何保证，包括内容的适销性、是否适用于特定用途，也不提供任何其他乐鑫提案、规格书或样品在他处提到的任何保证。

乐鑫不对本文档是否侵犯第三方权利做任何保证，也不对使用本文档内信息导致的任何侵犯知识产权的行为负责。本文档在此未以禁止反言或其他方式授予任何知识产权许可，不管是明示许可还是暗示许可。

Wi-Fi 联盟成员标志归 Wi-Fi 联盟所有。蓝牙标志是 Bluetooth SIG 的注册商标。

文档中提到的所有商标名称、商标和注册商标均属其各自所有者的财产，特此声明。

版权归 © 2024 乐鑫信息科技（上海）股份有限公司。保留所有权利。

www.espressif.com

[停产 \(EOL\)](#)